

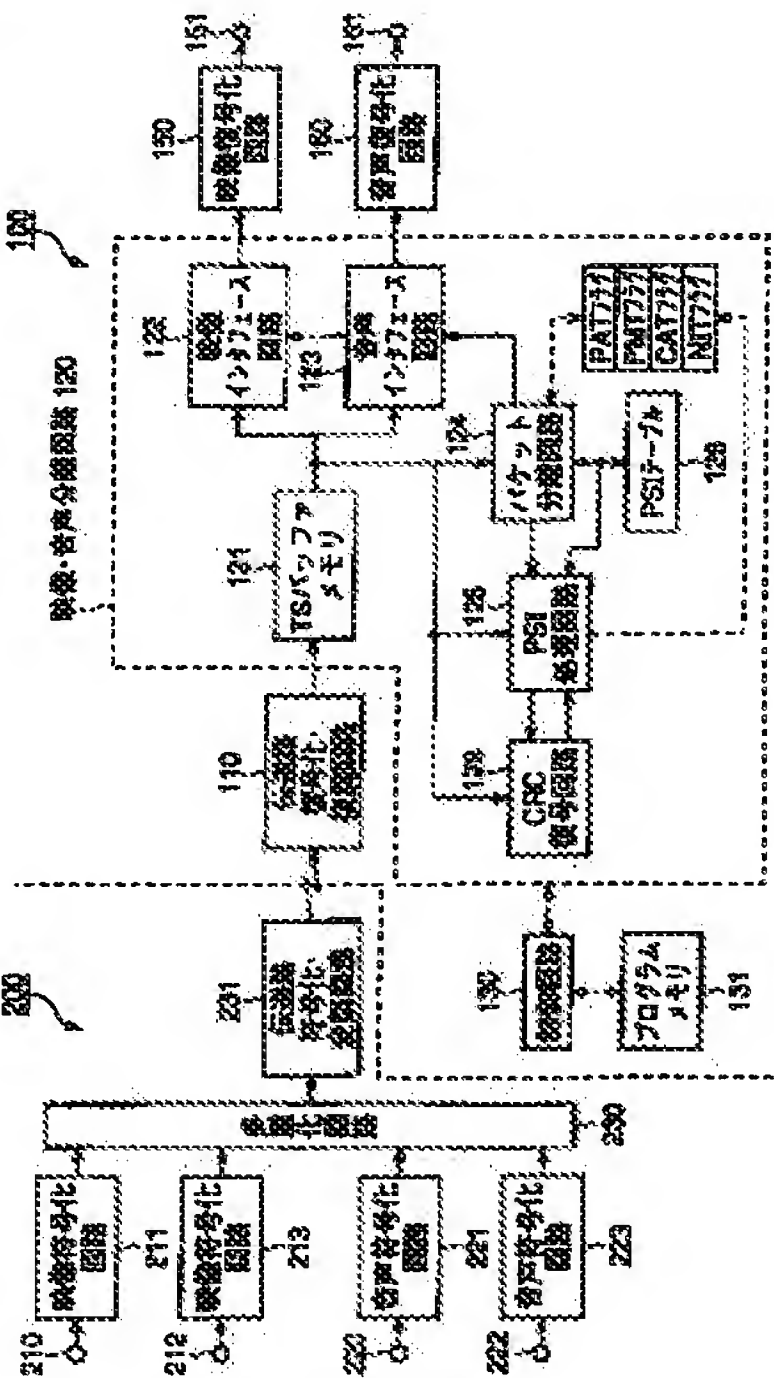
(51) Int.Cl.⁹ 識別記号 F I
H 0 4 N 7/24 H 0 4 N 7/13 A
7/08 7/08 Z
7/081

審査請求 未請求 請求項の数11 O L (全 14 頁)

(21) 出願番号	特願平10-107546	(71) 出願人	000001007 キヤノン株式会社 東京都大田区下丸子3丁目30番2号
(22) 出願日	平成10年(1998)4月17日	(72) 発明者	加藤 真佐人 東京都大田区下丸子3丁目30番2号 キヤ ノン株式会社内
		(74) 代理人	弁理士 國分 孝悦

(54) 【発明の名称】 復号方法、復号装置、情報処理システム、及び記憶媒体

(57) 【要約】
【課題】 高速動作のCPUや大容量のバッファメモリ等を設けることなしに、効率良く復号処理を行う復号装置を提供する。
【解決手段】 番組情報記憶手段126は、少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号に含まれる誤り検出符号付きの番組情報を記憶する。比較手段124は、番組情報記憶手段126に記憶された番組情報と、受信中の多重化ストリーム信号に含まれる番組情報とを比較する。誤り検出手段128は、比較手段124の比較結果により、受信中の番組情報に変化があった場合に、受信中の番組情報に付加された誤り検出符号により誤り検出を行う。



【特許請求の範囲】

【請求項 1】 少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を受信して復号するための処理ステップを含む復号方法であって、該処理ステップは、
上記多重化ストリーム信号に含まれる誤り検出符号付きの番組情報を記憶する番組情報記憶ステップと、
上記番組情報記憶ステップで記憶された番組情報と、受信中の多重化ストリーム信号に含まれる番組情報とを比較する比較ステップと、
上記比較ステップの比較結果に基づいて、上記受信中の番組情報に付加された誤り検出符号により誤り検出を行う誤り検出ステップと、
上記誤り検出ステップの検出結果に基づいて、上記番組情報記憶ステップで記憶された番組情報を、上記受信中の番組情報で更新する更新ステップとを含むことを特徴とする復号方法。

【請求項 2】 上記誤り検出ステップは、上記比較ステップの比較結果により、上記受信中の番組情報に変化があった場合に、上記誤り検出を行うステップを含むことを特徴とする請求項 1 記載の復号方法。

【請求項 3】 上記多重化ストリーム信号は、MPEG 2 のトランスポートストリームのフォーマットに従った信号であることを特徴とする請求項 1 記載の復号方法。

【請求項 4】 上記番組情報は、番組のバージョン情報及び情報の有効を示す情報を含むことを特徴とする請求項 1 記載の復号方法。

【請求項 5】 少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を受信して復号する復号装置であって、
上記多重化ストリーム信号に含まれる誤り検出符号付きの番組情報を記憶する番組情報記憶手段と、
上記番組情報記憶手段に記憶された番組情報と、受信中の多重化ストリーム信号に含まれる番組情報とを比較する比較手段と、
上記比較手段の比較結果に基づいて、上記受信中の番組情報に付加された誤り検出符号により誤り検出を行う誤り検出手段と、
上記誤り検出手段の検出結果に基づいて、上記番組情報記憶手段に記憶された番組情報を、上記受信中の番組情報で更新する更新手段とを備えることを特徴とする復号装置。

【請求項 6】 少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を復号する復号装置であって、
上記多重化ストリーム信号を受信して蓄積する蓄積手段と、
上記蓄積手段に蓄積された受信中の多重化ストリームに含まれる誤り検出符号付きの番組情報を記憶する番組情報記憶手段と、

上記番組情報記憶手段に記憶された番組情報と、上記受信中の番組情報とを比較する比較手段と、
上記比較手段の比較結果に基づいて、上記受信中の番組情報に付加された誤り検出符号により誤り検出を行う誤り検出手段と、
上記誤り検出手段の検出結果に基づいて、上記番組情報記憶手段に記憶された番組情報を、上記受信中の番組情報で更新する更新手段と、
上記番組情報記憶手段に記憶された番組情報に基づいて、上記受信中の多重化ストリーム信号に含まれる映像及び音声の符号化ストリーム信号を復号する復号手段とを備えることを特徴とする復号装置。

【請求項 7】 上記誤り検出手段は、上記比較手段の比較結果により、上記受信中の番組情報に変化があった場合に、上記誤り検出を行うことを特徴とする請求項 5 又は 6 記載の復号装置。

【請求項 8】 上記多重化ストリーム信号は、MPEG 2 のトランスポートストリームのフォーマットに従った信号であることを特徴とする請求項 5 又は 6 記載の復号装置。

【請求項 9】 上記番組情報は、番組のバージョン情報及び情報の有効を示す情報を含むことを特徴とする請求項 5 又は 6 記載の復号装置。

【請求項 10】 少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を生成して送出する符号化装置と、該符号化装置で生成された多重化ストリーム信号を受信して復号する復号装置とを備える情報処理システムであって、
上記復号装置は、請求項 5 ～ 9 の何れかに記載の復号装置であることを特徴とする情報処理システム。

【請求項 11】 少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を受信して復号するための処理ステップをコンピュータが読出可能に格納した記憶媒体であって、
上記処理ステップは、請求項 1 ～ 4 の何れかに記載の復号方法の処理ステップを含むことを特徴とする記憶媒体。

【発明の詳細な説明】**【0001】**

【発明の属する技術分野】 本発明は、例えば、MPEG 2 の多重化ストリームから映像情報及び音声情報を分離して復号するための復号方法、復号装置、情報処理システム、及び該復号方法を実施するための処理プログラムをコンピュータが読出可能に格納した記憶媒体に関するものである。

【0002】

【従来の技術】 従来より、映像及び音声等の符号化方式についての国際標準として、JPEG、H. 261、JPEG と H. 261 を改良した MPEG 等が知られている。そして、映像及び音声等を統合的に扱うマルチメデ

ィア時代と呼ばれる現在では、MPEGを改良したMPEG1、さらにMPEG1を改良したMPEG2が採用されている。特に、MPEG2は、高画質化の要求により進められた規格であり、映像及び音声等を限られた伝送帯域のなかで高品質の伝送するために、このMPEG2の規格に沿った装置が多く使用されている。

【0003】具体的には、MPEG2では、任意の数の映像及び音声等の個別の符号化ストリームを多重化して、1組のプログラムとして1本化されたストリーム（プログラム・ストリーム、PS：Program Stream）を構成できるだけでなく、複数のプログラムを1本のストリーム（トランスポート・ストリーム、TS：TransportStream）に構成できる。このため、トランスポート・ストリームを受信して復号する場合は、複数のプログラムの中から、どのプログラムを選択し、どのパケットを取り出して、どのように復号すればよいか、等の情報が必要となる。これらのプログラム仕様情報を総称して、PSI（Program Specific Information）と呼ぶ。このPSIは、特定の識別コードを持ったパケットや一次的なPSIで指し示されたパケット等で伝送される。

【0004】そこで、MPEG2のトランスポート・ストリームを受信して復号する装置として、例えば、図13に示すような復号装置800がある。この復号装置800には、同図に示す符号化装置900によって、映像信号及び音声信号等が符号化され多重されたトランスポート・ストリームが、所定の伝送フォーマットに変換され変調されて与えられる。

【0005】したがって、復号装置800は、上記図13に示すように、符号化装置900から送られてきた信号を復調して所定の伝送フォーマットを解除する伝送路復号化／復調回路810と、伝送路復号化／復調回路810で得られたトランスポート・ストリーム（以下、「多重化ストリーム信号」とも言う）から映像信号（映像ストリーム信号）及び音声信号（音声ストリーム信号）を分離する映像／音声分離回路820と、映像／音声分離回路820で得られた映像ストリーム信号を伸長（復号）する映像復号化回路850と、映像／音声分離回路820で得られた音声ストリーム信号を伸長する音声復号化回路860とを備えており、映像復号化回路850で得られた元の映像信号は出力端子851を介して出力され、音声復号化回路860で得られた元の音声信号は出力端子861を介して出力されるようになっている。

【0006】また、映像／音声分離回路820は、伝送路復号化／復調回路810で得られた多重化ストリーム信号を蓄積するTSバッファメモリ821と、TSバッファメモリ821に蓄積された多重化ストリーム信号を分離制御するパケット分離回路824と、TSバッファメモリ821に蓄積された多重化ストリーム信号に含まれるCRC（Cyclic Redundancy Check）により誤り検

出を行うCRC復号回路828と、TSバッファメモリ821に蓄積された多重化ストリーム信号に含まれるPSIの抽出処理等を行うPSI処理回路825と、PSI処理回路825で得られたPSIを蓄積するPSIテーブル826と、パケット分離回路824からの制御に従ってTSバッファメモリ821に蓄積された多重化ストリーム信号に含まれる映像ストリーム信号を映像復号化回路850の入力フォーマットに変換する映像インターフェース回路822と、パケット分離回路824からの制御に従ってTSバッファメモリ821に蓄積された多重化ストリーム信号に含まれる音声ストリーム信号を音声復号化回路860の入力フォーマットに変換する音声インターフェース回路823とを備えている。

【0007】

【発明が解決しようとする課題】ところで、上述の復号装置800では、パケット分離回路824は、PSIが入力される毎に、CRC復号回路823での誤り検出の処理開始を指示するようになされている。そして、PSI処理回路825は、パケット分離回路824の指示によるCRC復号回路823での誤り検出の処理が開始され、この検出によりエラーがなければ、PSIテーブル826の蓄積内容を基にPSIが変化しているかを判定し、PSIの変化があった場合に、PSIテーブル826の蓄積内容を更新するようになされている。

【0008】すなわち、従来では、PSIを受信する毎に、CRCによる誤り検出処理、そして、PSIが変化（更新）されているかの判定処理を行うように構成されていた。このため、例えば、これらの処理をCPU等で実行させると、符号化装置900で生成されるトランスポート・ストリームのプログラム数（多重プログラム数）や、PSIのデータ長、また、CRC復号回路823での誤り検出の方式等により変わってくるが、通常数百～数千サイクルの処理時間が必要であった。そして、この処理時間に伴って、CPU等の処理負荷が増大していた。したがって、リアルタイムで復号処理を行う装置（復号装置）では、高速動作のCPU等を設ける必要があり、さらに、CRCによる誤り検出処理及びPSIの判定処理が終了するまでトランスポート・ストリームを蓄積するための大容量のバッファメモリが必要であった。

【0009】したがって、従来では、MPEG2のトランスポート・ストリーム等をリアルタイムで効率良く復号するためには、高速動作のCPUや大容量のバッファメモリ等が必要となる、という問題があった。これは、装置のコストアップの問題にもつながる。

【0010】そこで、本発明は、上記の欠点を除去するために成されたもので、高速動作のCPUや大容量のバッファメモリ等を設けることなしに、効率良く復号処理を行うことができる復号方法、復号装置、情報処理システム、及び該復号方法を実施するための処理プログラム

をコンピュータが読出可能に格納した記憶媒体を提供することを目的とする。

【0011】

【課題を解決するための手段】斯かる目的下において、第1の発明は、少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を受信して復号するための処理ステップを含む復号方法であって、該処理ステップは、上記多重化ストリーム信号に含まれる誤り検出符号付きの番組情報を記憶する番組情報記憶ステップと、上記番組情報記憶ステップで記憶された番組情報と、受信中の多重化ストリーム信号に含まれる番組情報とを比較する比較ステップと、上記比較ステップの比較結果に基づいて、上記受信中の番組情報に付加された誤り検出符号により誤り検出を行う誤り検出ステップと、上記誤り検出ステップの検出結果に基づいて、上記番組情報記憶ステップで記憶された番組情報を、上記受信中の番組情報で更新する更新ステップとを含むことを特徴とする。

【0012】第2の発明は、上記第1の発明において、上記誤り検出ステップは、上記比較ステップの比較結果により、上記受信中の番組情報に変化があった場合に、上記誤り検出を行うステップを含むことを特徴とする。

【0013】第3の発明は、上記第1の発明において、上記多重化ストリーム信号は、MPEG2のトランスポートストリームのフォーマットに従った信号であることを特徴とする。

【0014】第4の発明は、上記第1の発明において、上記番組情報は、番組のバージョン情報及び情報の有効を示す情報を含むことを特徴とする。

【0015】第5の発明は、少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を受信して復号する復号装置であって、上記多重化ストリーム信号に含まれる誤り検出符号付きの番組情報を記憶する番組情報記憶手段と、上記番組情報記憶手段に記憶された番組情報と、受信中の多重化ストリーム信号に含まれる番組情報とを比較する比較手段と、上記比較手段の比較結果に基づいて、上記受信中の番組情報に付加された誤り検出符号により誤り検出を行う誤り検出手段と、上記誤り検出手段の検出結果に基づいて、上記番組情報記憶手段に記憶された番組情報を、上記受信中の番組情報で更新する更新手段とを備えることを特徴とする。

【0016】第6の発明は、少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を復号する復号装置であって、上記多重化ストリーム信号を受信して蓄積する蓄積手段と、上記蓄積手段に蓄積された受信中の多重化ストリームに含まれる誤り検出符号付きの番組情報を記憶する番組情報記憶手段と、上記番組情報記憶手段に記憶された番組情報と、上記受信中の番組情報とを比較する比較手段と、上

記比較手段の比較結果に基づいて、上記受信中の番組情報に付加された誤り検出符号により誤り検出を行う誤り検出手段と、上記誤り検出手段の検出結果に基づいて、上記番組情報記憶手段に記憶された番組情報を、上記受信中の番組情報で更新する更新手段と、上記番組情報記憶手段に記憶された番組情報に基づいて、上記受信中の多重化ストリーム信号に含まれる映像及び音声の符号化ストリーム信号を復号する復号手段とを備えることを特徴とする。

【0017】第7の発明は、上記第5又は6の発明において、上記誤り検出手段は、上記比較手段の比較結果により、上記受信中の番組情報に変化があった場合に、上記誤り検出を行うことを特徴とする。

【0018】第8の発明は、上記第5又は6の発明において、上記多重化ストリーム信号は、MPEG2のトランスポートストリームのフォーマットに従った信号であることを特徴とする。

【0019】第9の発明は、上記第5又は6の発明において、上記番組情報は、番組のバージョン情報及び情報の有効を示す情報を含むことを特徴とする。

【0020】第10の発明は、少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を生成して送出する符号化装置と、該符号化装置で生成された多重化ストリーム信号を受信して復号する復号装置とを備える情報処理システムであって、上記復号装置は、請求項5～9の何れかに記載の復号装置であることを特徴とする。

【0021】第11の発明は、少なくとも映像及び音声の符号化ストリームが複数番組分多重化されてなる多重化ストリーム信号を受信して復号するための処理ステップをコンピュータが読出可能に格納した記憶媒体であって、上記処理ステップは、請求項1～4の何れかに記載の復号方法の処理ステップを含むことを特徴とする。

【0022】

【発明の実施の形態】以下、本発明の実施の形態について図面を用いて説明する。

【0023】本発明は、例えば、図1に示すような復号装置100により実施される。この復号装置100は、MPEG2に従った符号を復号する装置であり、上記図1に示すように、同図に示す符号化装置200から送られてくるデータが供給される伝送路復号化／復調回路110と、伝送路復号化・復調回路110の出力が供給される映像／音声分離回路120と、映像／音声分離回路120の出力が供給される映像復号化回路150及び音声復号化回路160とを備えており、映像復号化回路150の出力は出力端子151を介して出力され、音声復号化回路160の出力は出力端子161を介して出力されるようになされている。また、復号装置100は、映像／音声分離回路120等の動作制御を行う制御回路130と、制御回路130からアクセスされるプログラム

メモリ131とを備えている。

【0024】映像／音声分離回路120は、伝送路復号化／復調回路110の出力が供給されるTSバッファメモリ121と、TSバッファメモリ121の出力が供給される映像インターフェース回路122、音声インターフェース回路1123、パケット分離回路124、PSI処理回路125、及びCRC復号回路128と、パケット分離回路124の出力が供給されると共に該パケット分離回路124に対して出力するPSIテーブル126とを備えており、映像インターフェース回路122及び音声インターフェース回路1123の各出力が映像復号化回路150及び音声復号化回路160に対応して供給されるようになされている。そして、パケット分離回路124の出力は、映像インターフェース回路122、音声インターフェース回路123、及びPSI処理回路125にも供給され、また、PSIテーブル126の出力は、PSI処理回路125にも供給されるようになされている。さらに、PSI処理回路125は、CRC復号回路128の出力が供給されると共に該CRC復号回路128に対して出力するようになされている。

【0025】尚、上述のパケット分離回路124、PSI処理回路125、CRC復号回路128、及び制御回路130は、例えば、CPUで構成されているものとする。

【0026】上述のような復号装置100には、MPEG2に従った符号を生成して出力する符号化装置200の該出力データを受信するようになされている。そこで、まず、その符号化装置200及び出力データについての概要を説明する。

【0027】（符号化装置200の構成及び動作）

【0028】符号化装置200は、ディジタル化して得られた映像データが入力端子210及び212を介して供給される映像符号化回路211及び213と、ディジタル化して得られた音声データが入力端子220及び222を介して供給される音声符号化回路221及び223と、映像符号化回路211及び213、及び音声符号化回路221及び223の各出力が供給される多重化回路230と、多重化回路230の出力が供給される伝送路符号化／変調回路231とを備えており、この伝送路符号化／変調回路231の出力が、復号装置100に対して送られるようになされている。

【0029】映像符号化回路211は、入力端子210からの映像データを、MPEG2に従った所定の符号化方式で符号化（MPEG2ビデオ圧縮）してパケット化し、それを多重化回路230に供給する。映像符号化回路213も、入力端子212からの映像データを、MPEG2に従った所定の符号化方式で符号化してパケット化し、それを多重化回路230に供給する。音声符号化回路221及び223も各々同様にして、入力端子220及び222からの音声データを、MPEG2に従った

所定の符号化方式で符号化（MPEG2オーディオ圧縮）してパケット化し、それを多重化回路230に供給する。

【0030】多重化回路230は、映像符号化回路210及び212、及び音声符号化回路221及び223からの各々が複数の映像データ及び音声データ（ここでは、各々2種類のデータ）の各パケットデータを、MPEG2のトランスポート・ストリームのフォーマットに従って1つのストリーム信号に多重し、それを伝送路符号化／変調回路231に供給する。伝送路符号化／変調回路231は、多重化回路230からの多重化ストリーム信号を伝送するために、該多重化ストリーム信号に誤り訂正符号等を付加しインターリーブ処理等を行うことで、該多重化ストリーム信号を所定の伝送フォーマットに変換して変調し復号装置100に対して送出する。

【0031】（符号化装置200の出力データの構成）

【0032】多重化回路230では、上述したように、MPEG2のトランスポート・ストリームのフォーマットに従って、各々が複数の映像データ及び音声データのパケットデータを多重して、1つのストリーム信号（多重化ストリーム信号）を生成する。この多重化回路230で採用しているMPEG2（ISO/IEC13818-1）のトランスポート・ストリームのフォーマットは、次のようなものである。

【0033】トランスポート・ストリームは、図2に示すように、188バイトの固定長パケット（トランスポート・パケット）で構成され、このパケットには、4バイトのパケットヘッダが多重されている。そして、このパケットヘッダには、後続くペイロード（映像、音声、及びPSI等のデータ）の種類（当該パケットの個別ストリームの属性）を識別するためのパケット識別子（PID：Packet Identification）が多重されている。

【0034】ここで、トランスポート・ストリームの復号では、先ず、複数プログラムの中から1つを選択し、そのプログラムの復号のために必要な個別ストリーム（映像や音声）のパケットのPIDを得て、次に、それらの個別ストリームのパラメータ情報や関係情報を得る必要がある。したがって、このような処理手順を実行するために、上述したPSI（プログラム仕様情報：誤り検出付きの番組情報）が用意されている。このPSIは、次に説明するような、プログラム・アソシエーション・テーブル（PAT）、プログラム・マップ・テーブル（PMT）、ネットワーク・インフォメーション・テーブル（NIT）、及びコンディショナル（条件付）・アクセス・テーブル（CAT）の4つのテーブルで構成されており、セクション（section）と呼ばれるデータ構造によって伝送される。

【0035】PAT：PMTを伝送しているパケットのPIDを示す。

PMT：トランスポート・ストリームを構成する各プログラムの識別番号や、そのプログラムを構成する映像や音声等の個別ストリームが伝送されているパケットのPIDのリストや付加情報を示す。

NIT：符号化装置200と復号装置100間の伝送路に関する物理的な情報を示す。

CAT：復号の制限を行うためにスクランブルをかけたストリームを、許可されたユーザが復号するための暗号解読情報が伝送されているパケットのPIDを示す。

【0036】図3は、PATのセクション（PATセクション）のデータ構造を具体的に示したものである。この図3において主なデータについて説明すると、「table id」は、テーブルの種別を示し、PATセクションでは“0x00”となる。「version number」は、PATセクションのバージョン番号を示し、PATの定義が変更された場合に、“1”ずつ増加する。「current next indicator」は、PATセクションがその伝送時に使用可能であるか否かを示す。「section number」は、PATを構成するセクションの番号を示す。「last section number」は、PAT全体の最後のセクション番号を示す。

「program number」は、後述の「program map PID」が適用可能なプログラムを示す。「program map PID」は、「program number」で示されるプログラムに適用されるPMTを有すべきパケットのPIDを示す。「CRC32」は、復号側（復号装置100）にて、PATセクションに対する処理終了後に、 $x^{32}+x^{26}+x^{23}+x^{22}+x^{16}+x^{12}+x^{11}+x^{10}+x^8+x^7+x^5+x^4+x^2+x+1$ なる式で定義される復号器のレジスタ（CRC復号回路128）が“0”を出力するCRC値を示す。このように、PATセクションにはCRCが付加されているため、復号側では、このCRCを復号することで伝送路等でエラーが発生していないかを判定できる。

【0037】図4は、PMTのセクション（PMTセクション）のデータ構造を具体的に示したものである。この図4において主なデータについて説明すると、「table id」は、テーブルの種別を示し、PMTセクションでは“0x02”となる。「program number」は、「program map PID」が適用可能なプログラムを示す。「version number」は、PMTセクションのバージョン番号を示し、PMTセクションで伝送される情報が変更された場合に、“1”ずつ増加する。「current next indicator」は、PMTセクションがその伝送時に使用可能であるか否かを示す。「section number」は、PMTセクションでは常に“0x00”となる。「last section number」も、PMTセクションでは常に“0x00”となる。「elementary PID」は、関連するプログラム要素を伝送するパケットのPIDを示す。「CRC32」は、復号側（復号装置100）にて、PMTセクションに対する処理終了後に、上述のPATセクションと同様に、復号器のレジスタ（CRC復号回路128）が“0”を出力するC

RC値を示す。このように、PMTセクションにもCRCが付加されているため、復号側では、このCRCを復号することで伝送路等でエラーが発生していないかを判定できる。

【0038】以上が、符号化装置200及び出力データについての概要説明である。つぎに、この符号化装置200の出力データを受信して復号する、本発明を適用した復号装置100について具体的に説明する。

【0039】この復号装置100の最も特徴とするところは、符号化装置200からのデータに含まれるPSIが更新された時のみ、CRC復号回路128及びPSI処理回路125が動作することにある。このため、プログラムメモリ131には、例えば、図5～図8に示すようなフローチャートに従った処理プログラムが予め格納されており、これらの処理プログラムが、制御回路130により読み出され実行されることで、後述するような映像／音声分離回路120内の動作制御が行われることになる。

【0040】そこで、復号装置100において、まず、伝送路復号化／復調回路110は、符号化装置200からの信号を復調し、デインターリーブ処理、誤り訂正符号の復号等を行って、所定の伝送フォーマットを解除する。このようにして所定の伝送フォーマットを解除して得られた多重化ストリーム信号は、映像／音声分離回路120に供給される。

【0041】次に、映像／音声分離回路120において、伝送路復号化／復調回路110からの多重化ストリーム信号は、TSバッファメモリ121に順次蓄積される。この蓄積された多重化ストリーム信号のヘッダに含まれるPIDに従って、映像／音声分離回路120は、次のように動作する。

【0042】まず、パケット分離回路124は、TSバッファメモリ121から多重化ストリーム信号のパケットのヘッダデータを読み取り、そのヘッダデータに含まれるPIDが“0x00”であると判別すると、本PAT処理を実行する。この処理は、制御回路130による上記図5の処理プログラムの実行により実施される。

【0043】すなわち、PAT処理では、まず、パケット分離回路124は、上記図1に示すように、PATフラグを参照する（ステップS301）。このPATフラグは、受信されたPATセクション（上記図3参照）に含まれる各情報に基づいて、図9に示すようなPAT及びPAT付加情報がPSIテーブル126に生成済みか否かを示すフラグであり、“1”で生成済みを示し、“0”で未生成を示す。そして、PATフラグは、初期状態では“0”が設定されており、後述するステップS306で“1”に設定される。このようなPATフラグの参照の結果、PSIテーブル126にPAT及びPAT付加情報が未生成であった場合には、ステップS303に進み、生成済みであった場合には、ステップS302

に進む。

【0044】ステップS302では（PAT及びPAT付加情報がPSIテーブル126に生成済みの場合）、PSI処理回路125は、TSバッファメモリ121に蓄積されている多重化ストリーム信号、すなわち受信中のPATセクションに含まれる「version number」、及び「current next indicator」を読み込むと共に、PSIテーブル126に生成されているPAT（上記図9参照）も読み込み、TSバッファメモリ121の読込情報と、PSIテーブル126の読込情報とが同じであるか否かを判別する。この判別の結果、各読込情報が同じであれば、本処理終了となり、異なっていた場合に、次のステップS303に進む。

【0045】ステップS303では（PAT及びPAT付加情報がPSIテーブル126に未生成の場合、又は、ステップS302の判別によりTSバッファメモリ121の読込情報とPSIテーブル126の読込情報が異なる場合）、CRC復号回路128は、TSバッファメモリ121から受信中のPATセクションを全て読み込み、そのPATセクションに含まれる「CRC32」により、誤り検出処理を行う。

【0046】そして、PSI処理回路125は、CRC復号回路128での誤り検出処理の結果、エラー無しの場合に（ステップS304）、TSバッファメモリ121から受信中のPATセクションを全て読み込み、そのPATセクションに基づいて、新たなPAT及びPAT付加情報を生成し、PSIテーブル126に現在生成されているPAT及びPAT付加情報を更新する（ステップS305）。その後、PSI処理回路125は、生成したPATセクションに対応する「section number」の後述するsection フラグが「last section number」まで全て「1」に設定されると、PATフラグに「1」を設定する。また、「last section number」まで設定されていない場合には、PATフラグに「0」を設定する（ステップS306）。ここで、「section フラグ」は、各section に対応したフラグであり、section の情報が生成されたときは「1」、生成されていないときは「0」を示すフラグである。これらの処理後、本処理終了となる。

【0047】一方、CRC復号回路128での誤り検出処理の結果、エラー有りの場合（ステップS304）、ステップS305及びS306の処理は行われずに、そのまま本処理終了となる。

【0048】上述のようなPAT処理を更に具体例1、2を挙げて説明する。

具体例1：例えば、PSIテーブル126には、上記図9に示すPAT及びPAT付加情報が生成されており、受信中のPATセクションを、図10に示すようなセクションとした場合、PAT処理は次のように実施されることになる。

【0049】上記図5のフローチャートにおいて、ステップS301では、PAT及びPAT付加情報は生成済みであり、PATフラグには「1」が設定されているため、ステップS302に進む。

【0050】ステップS302では、受信中のPATセクションが既にPSIテーブル126にてPAT及びPAT付加情報として生成されているか否かを判別する。すなわち、まず、PSI処理回路125は、TSバッファメモリ121に蓄積されている受信中のPATセクションに含まれる「version number」（「受信version number」）及び「current next indicator」（「受信current next indicator」）を読み込む。この結果、PSI処理回路125には、「version number＝「4」」及び「current next indicator＝「1」」が読み込まれることになる（上記図10参照）。次に、PSI処理回路125は、PSIテーブル126に生成されているPAT（「PATversion number」、「PATcurrent next indicator」）を読み込む。この結果、PSI処理回路125には、「version number＝「4」」、「current next indicator＝「1」」が読み込まれることになる（上記図9参照）。そして、PSI処理回路125は、「受信version number」と「PATversion number」、「受信current next indicator」と「PATcurrent next indicator」、を各々比較して等しいか否かを判別する。この判別の結果、ここでは、各々が等しく、受信中のPATセクションは、既にPSIテーブル126に生成されているPATと同じ、或いは、その一部に含まれていると、判別される。したがって、この場合には、ステップS302の判別結果は「Yes」となり、CRC復号回路128での誤り検出処理、及びPSI処理回路125でのPAT及びPAT付加情報の更新処理は行われずに、本処理終了となる。

【0051】具体例2：例えば、PSIテーブル126には、上記図9に示すPAT及びPAT付加情報が生成されており、受信中のPATセクションを、図11に示すようなセクションとした場合、PAT処理は次のように実施されることになる。

【0052】上記図5のフローチャートにおいて、上述の具体例1と同様に、ステップS301では、PAT及びPAT付加情報は生成済みであり、PATフラグには「1」が設定されているため、ステップS302に進む。

【0053】ステップS302でも、上述の具体例1と同様に、受信中のPATセクションが既にPSIテーブル126にてPAT及びPAT付加情報として生成されているか否かを判別するが、この場合、PSI処理回路125には、「受信version number＝「5」」及び「受信current next indicator＝「1」」が読み込まれると共に（上記図11参照）、「PATversion number＝「4」」、「PATcurrent next indicator＝「1」」が

読み込まれることになる（上記図9参照）。そして、P S I 処理回路125は、「受信version number」と「P A T version number」、「受信current next indicator」と「P A T current next indicator」、を各々比較して等しいか否かを判別するが、この場合、「受信version number」は“+1”されているため、受信中のP A T セクションは、既にP S I テーブル126に生成されているP A T と異なっている、と判別される。したがって、この場合には、ステップS303のC R C 復号回路128による誤り検出処理が実行されることになる。

【0054】ステップS303では、C R C 復号回路128は、T S バッファメモリ121から受信中のP A T セクションを全て読み込み、C R C による誤り検出処理を行う。この誤り検出処理後、P S I 処理回路125は、C R C 復号回路128の出力、具体的にはC R C 復号回路128の復号器（図示せず）のレジスタ出力が“0”であるか否かを判別することで、エラー有無の判別を行う（ステップS304）。ここで、エラー無しの場合は、上記レジスタ出力が“0”である。そして、この判別の結果、エラー無しの場合は、P S I 処理回路125は、P S I テーブル126のP A T 及びP A T 付加情報を更新し、section “0”のsection フラグを“1”に設定し、「last section number」が“0”であるので、P A T フラグを“1”に設定する（ステップS305及びS306）。これらの処理後、本処理終了となる。

【0055】上述のようにして、P A T 処理が実行された後、パケット分離回路124は、P S I テーブル126に生成されたP A T 及びP A T 付加情報に含まれる「program map PID」に従って、T S バッファメモリ121に蓄積されるP M T セクションに対する処理（P M T 処理）を実行する。この処理は、制御回路130による上記図6の処理プログラムの実行により実施される。

【0056】すなわち、P M T 処理では、まず、パケット分離回路124は、上記図1に示すように、P M T フラグを参照する（ステップS401）。このP M T フラグは、受信されたP M T セクション（上記図4参照）に含まれる各情報に基づいて、図12に示すような、各プログラム番号毎のP M T がP S I テーブル126に生成済みか否かをプログラム番号毎に示すフラグであり、“1”で生成済みを示し、“0”で未生成を示す。そして、P M T フラグは、初期状態では“0”が設定されており、後述するステップS306で“1”に設定される。このようなP M T フラグの参照の結果、P S I テーブル126に、受信中のあるプログラム番号（“No. xx”とする）のP M T セクションに対応するP M T が未生成であった場合には、ステップS403に進み、生成済みであった場合には、ステップS402を介してからステップS403に進む。

【0057】ステップS402では（プログラム番号N

o. xxのP M T がP S I テーブル126に生成済みの場合）、P S I 処理回路125は、T S バッファメモリ121に蓄積されている受信中のプログラム番号No. xxのP M T セクションに含まれる「version number」及び「current next indicator」を読み込むと共に、P S I テーブル126に生成されているP M T（上記図12参照）も読み込み、T S バッファメモリ121の読込情報と、P S I テーブル126の読込情報とが同じであるか否かを判別する。この判別の結果、各読込情報が同じであれば、本処理終了となり、異なっていた場合に、次のステップS403に進む。

【0058】ステップS403では（P M T がP S I テーブル126に未生成の場合、又は、ステップS402の判別によりT S バッファメモリ121の読込情報とP S I テーブル126の読込情報が異なる場合）、C R C 復号回路128は、T S バッファメモリ121から受信中のP M T セクションを全て読み込み、そのP M T セクションに含まれる「CRC32」により、誤り検出処理を行う。

【0059】そして、P S I 処理回路125は、C R C 復号回路128での誤り検出処理の結果、エラー無しの場合に（ステップS404）、T S バッファメモリ121から受信中のP M T セクションを全て読み込み、そのP M T セクションに基づいて、新たなP M T を生成し、P S I テーブル126に現在生成されているP M T を更新する（ステップS405）。その後、P S I 処理回路125は、上述したプログラムNo. xxに対応するP M T フラグに“1”を設定する（ステップS406）。このステップS405において生成されるP M T では、例えば、上記図12に示すように、プログラム番号（「program number」）が“2”であるプログラムは、P I D が“0x21”である映像ストリーム信号（ビデオパケット）と、P I D が“0x22”である音声ストリーム信号（オーディオパケット）とから構成されることを示す。また、プログラム番号（「program number」）が“4”であるプログラムは、P I D が“0x41”である映像ストリーム信号（ビデオパケット）と、P I D が“0x42”である音声ストリーム信号（オーディオパケット）とから構成されることを示す。これらの処理後、本処理終了となる。

【0060】一方、C R C 復号回路128での誤り検出処理の結果、エラー有りの場合（ステップS404）、ステップS405及びS406の処理は行われずに、そのまま本処理終了となる。

【0061】他のセクション、すなわちC A T セクション及びN I T セクションについても、上記図7及び図8に示すように、上述のP A T セクションやP M T セクションと同様に、受信中のC A T セクション及びN I T セクションが更新された時のみ、C R C 復号回路128により誤り検出処理、及びP S I 処理回路125によるP

ＳＩテーブル１２６の内容更新を行う。

【００６２】上述のようにして、ＴＳバッファメモリ１２１に蓄積された多重化ストリーム信号のヘッダに含まれるＰＩＤに従って、ＰＡＴ処理、ＰＭＴ処理、ＣＡＴ処理、及びＮＩＴ処理が実行されることで、ＰＳＩテーブル１２６には、ＰＡＴ及びＰＡＴ付加情報及びＰＭＴ等の情報（ＰＳＩ）が生成されることになる。

【００６３】次に、パケット分離回路１２４は、ＰＳＩテーブル１２６のＰＳＩに基づいて、ＴＳバッファメモリ１２１に蓄積された多重化ストリーム信号から、映像ストリーム信号（ビデオエレメンタリーストリーム）及び音声ストリーム信号（オーディオエレメンタリーストリーム）を分離して、各々を対応する映像インターフェース回路１２２及び音声インターフェース回路１２３に供給する制御を行う。例えば、ＰＩＤが“ 0x21”であるストリーム信号は映像インターフェース回路１２２に供給され、ＰＩＤが“ 0x22”であるストリーム信号は音声インターフェース回路１２３に供給されるような、動作制御を行う。

【００６４】これにより、ＴＳバッファメモリ１２１から映像インターフェース回路１２２には、ビデオエレメンタリーストリームのパケットデータが供給され、映像インターフェース回路１２２は、そのデータを、後段の映像復号化回路１５０に対する入力フォーマット及びタイミングに従ったデータ（符号化された映像ストリーム信号）に変換して出力する。また、ＴＳバッファメモリ１２１から音声インターフェース回路１２３にも、オーディオエレメンタリーストリームのパケットデータが供給され、音声インターフェース回路１２３は、そのデータを、後段の音声復号化回路１６０に対する入力フォーマット及びタイミングに従ったデータ（符号化された音声ストリーム信号）に変換して出力する。

【００６５】映像復号化回路１５０は、映像インターフェース回路１２２から出力された映像ストリーム信号を復号（伸長）し、出力端子１５１を介して出力する。これと同時に、音声復号化回路１６０は、音声インターフェース回路１２３から出力された音声ストリーム信号を復号（伸長）し、出力端子１６１を介して出力する。

【００６６】上述のように、本実施の形態では、符号化装置２００から送られてきた多重ストリーム信号中のＰＳＩに含まれる「version number」及び「current next indicator」の情報をチェックし、ＰＳＩテーブル１２６に既に生成されているＰＳＩと異なっているときのみ、ＣＲＣ復号回路１２８による誤り検出処理、及びＰＳＩ処理回路１２５によるＰＳＩテーブル１２６のＰＳＩ変更処理を実行するように構成した。このため、ＰＳＩを受信する度に誤り検出処理及びＰＳＩ変更処理を実行するような従来の構成と比較して、上記誤り検出処理にかかる処理サイクルの負荷を軽減することができる。また、上記誤り検出処理の動作速度を上げる必要もな

い。さらに、受信した多重ストリーム信号を蓄積するＴＳバッファメモリ１２１の容量も削減することができる。したがって、高速動作のＣＰＵや大容量のバッファメモリ等を設けることなしに、効率良く、リアルタイムで復号処理を行うことができる。

【００６７】尚、上述の実施の形態では、ＭＰＥＧ２のトランスポートストリームのフォーマットを採用したが、これに限らず、他の規格のフォーマットであっても、本発明を適用することができる。また、固定長パケットでパケット毎にパケット識別信号や、多重しているプログラム情報（エラー検査符号付き）等が多重されるフォーマットであれば、本発明を適用することができる。

【００６８】また、本発明の目的は、上述した実施の形態のホスト及び端末の機能を実現するソフトウェアのプログラムコードを記憶した記憶媒体を、システム或いは装置に供給し、そのシステム或いは装置のコンピュータ（又はＣＰＵやＭＰＵ）が記憶媒体に格納されたプログラムコードを読みだして実行することによっても、達成されることは言うまでもない。この場合、記憶媒体から読み出されたプログラムコード自体が実施の形態の機能を実現することとなり、そのプログラムコードを記憶した記憶媒体は本発明を構成することとなる。

【００６９】プログラムコードを供給するための記憶媒体としては、ＲＯＭ、フロッピーディスク、ハードディスク、光ディスク、光磁気ディスク、ＣＤ－ＲＯＭ、ＣＤ－Ｒ、磁気テープ、不揮発性のメモリカード等を用いることができる。

【００７０】また、コンピュータが読みだしたプログラムコードを実行することにより、実施の形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼動しているＯＳ等が実際の処理の一部又は全部を行い、その処理によって実施の形態の機能が実現される場合も含まれることは言うまでもない。

【００７１】さらに、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された拡張機能ボードやコンピュータに接続された機能拡張ユニットに備わるメモリに書き込まれた後、そのプログラムコードの指示に基づき、その機能拡張ボードや機能拡張ユニットに備わるＣＰＵなどが実際の処理の一部又は全部を行い、その処理によって実施の形態の機能が実現される場合も含まれることは言うまでもない。

【００７２】

【発明の効果】以上説明したように本発明では、受信中の番組情報（ＰＳＩ：プログラム仕様情報等）が更新されたときに、その番組情報に付加されている誤り検出符号による誤り検出を行う。したがって、前回受信され記憶された番組情報の更新も、このときに、行われる。このように、受信中の番組情報が更新されたときのみ、誤

【図8】 上記P S IのN I Tセクションに対する処理を

100	復号装置
110	伝送路復号化／復調回路
120	映像／音声分離回路
121	TSバッファメモリ
122	映像インターフェース回路
123	音声インターフェース回路
124	パケット分離回路
125	PSI処理回路
126	PSIテーブル
128	CRC復号回路
150	映像復号化回路
151	出力端子
160	音声復号化回路
161	出力端子

Figure 1 is a block diagram of a video and audio signal processing system. The system is divided into three main sections: 100 (Video/Audio Separation Circuit), 110 (Transmission/Reception Circuit), and 120 (Transmission/Reception Circuit).

Section 100 (Video/Audio Separation Circuit):

- Inputs: 210 (Video), 212 (Video), 220 (Audio), 222 (Audio).
- Encoding Circuits: 211 (Video), 213 (Video), 221 (Audio), 223 (Audio).
- Multiplexing: 230 (Multiplexing Circuit).

Section 110 (Transmission/Reception Circuit):

- 231 (Transmission/Reception Circuit).

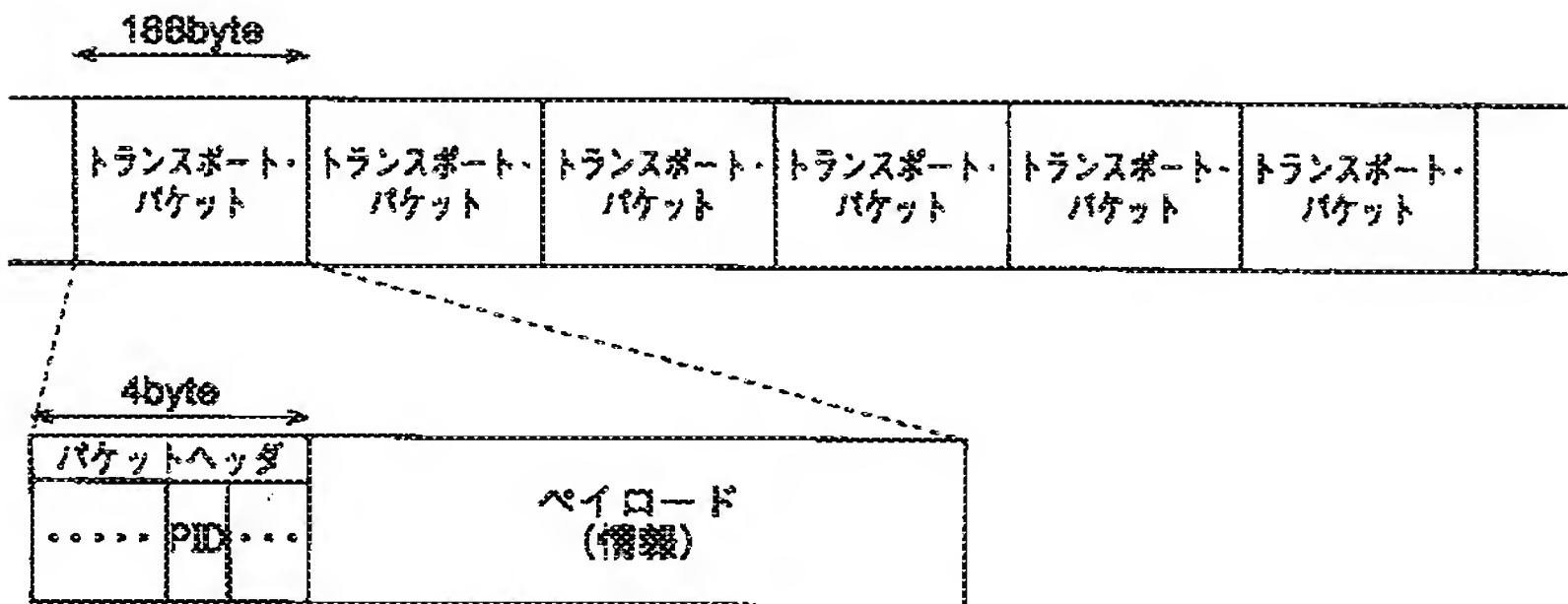
Section 120 (Transmission/Reception Circuit):

- 110 (Transmission/Reception Circuit).
- 121 (TS Buffer Memory).
- 122 (Video Interface Circuit).
- 123 (Audio Interface Circuit).
- 124 (Packet Separation Circuit).
- 125 (PSI Processing Circuit).
- 128 (CRC Coding Circuit).
- 130 (Program Control Circuit).
- 131 (Program Memory).
- 150 (Video Encoding Circuit).
- 160 (Audio Encoding Circuit).

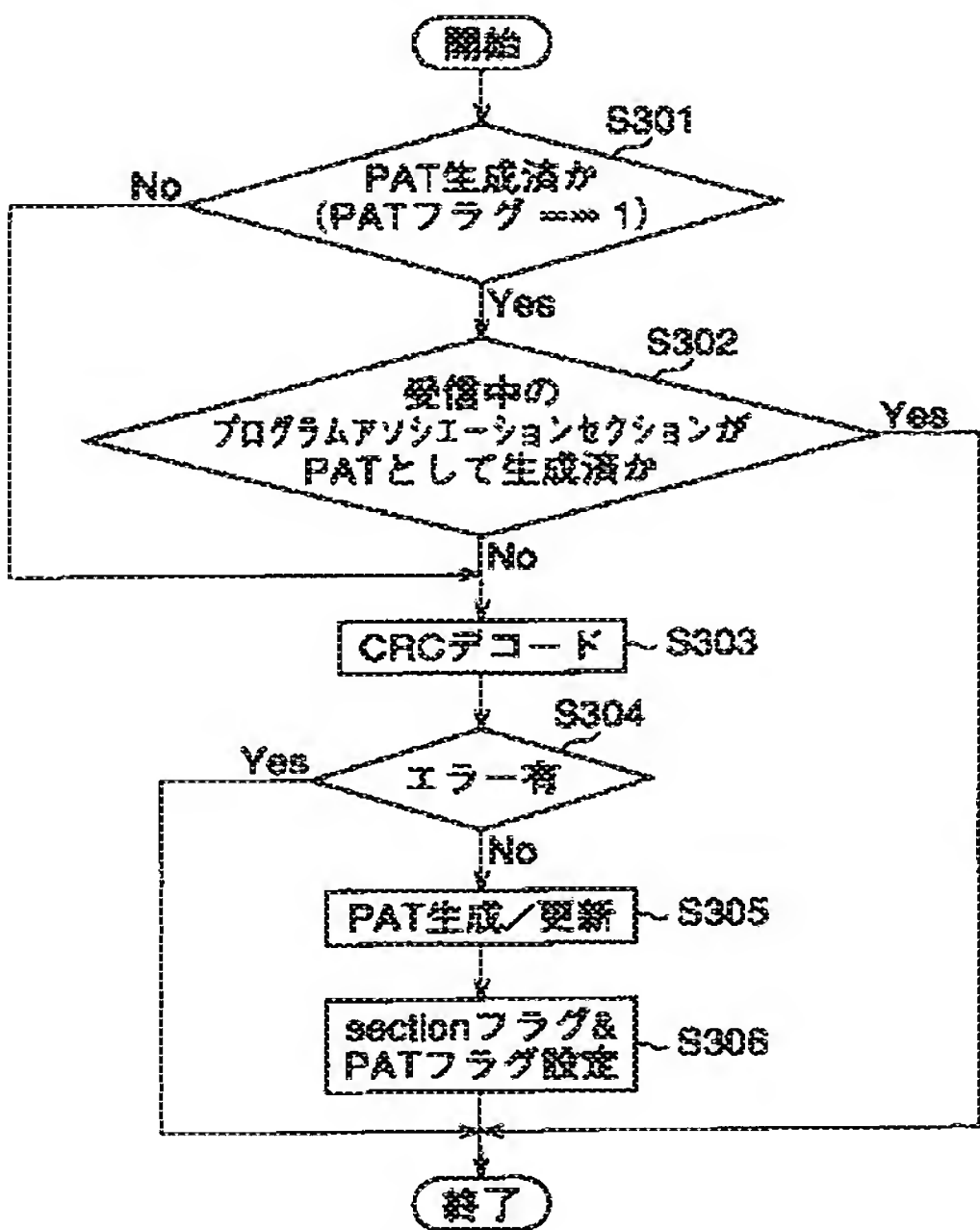
Legend:

- PAT (Program Association Table)
- PMT (Program Map Table)
- CAT (Conditional Access Table)
- NIT (Network Information Table)

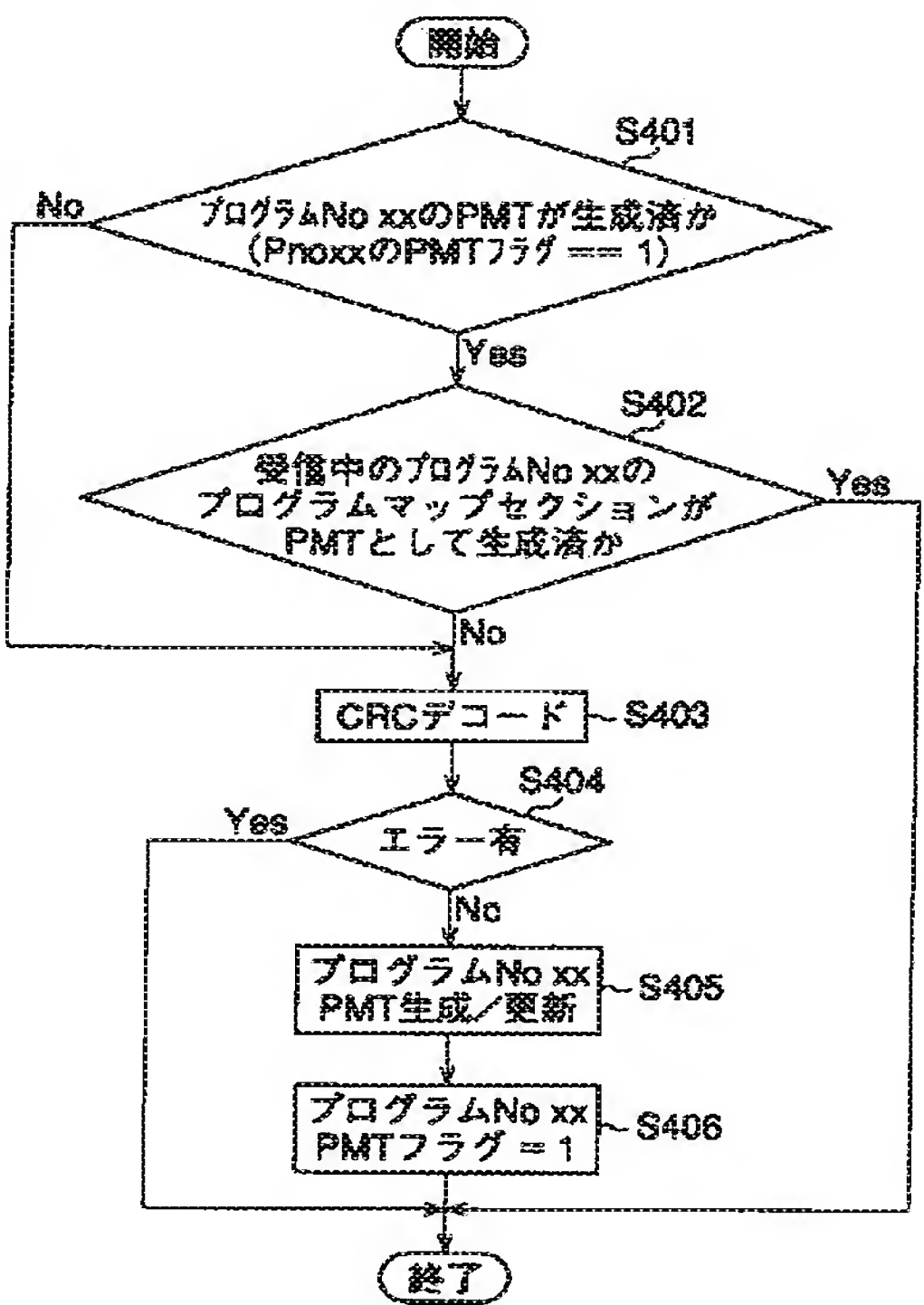
【図2】



【図5】

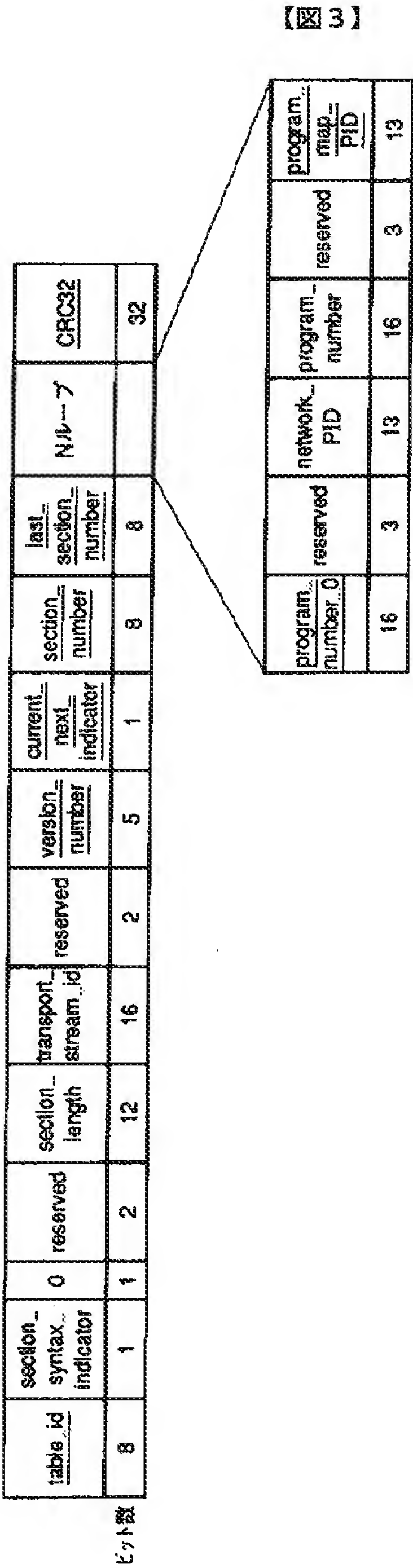


【図6】

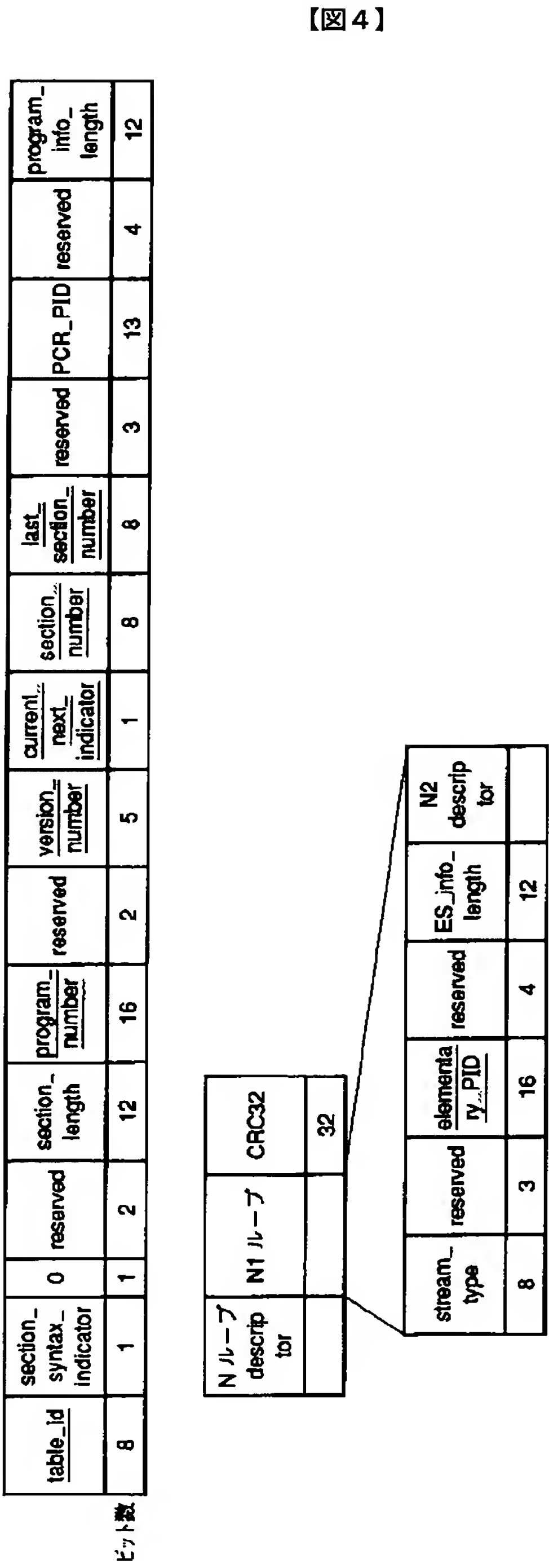


【図9】

PAT	versionNo = 4	
	section_number = 0	
	last_section_number = 0	
	current next indicator = 1	
	:	
	:	
	プログラムNo = 2	プログラムNo = 4
	program map PID = 0x20	program map PID = 0x40
PAT付加情報	sectionフラグ = 1	

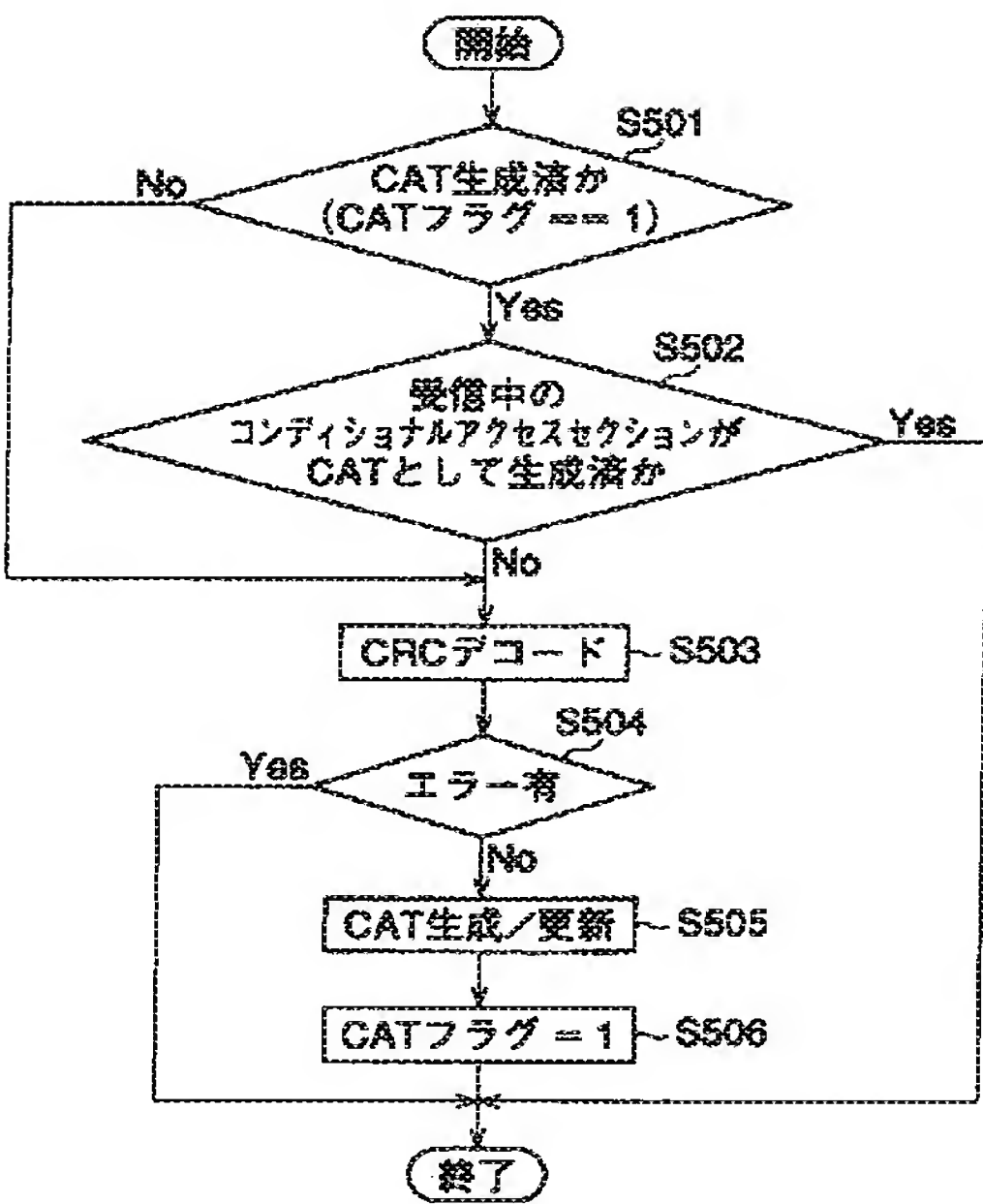


プログラムアソシエーションセクション構成

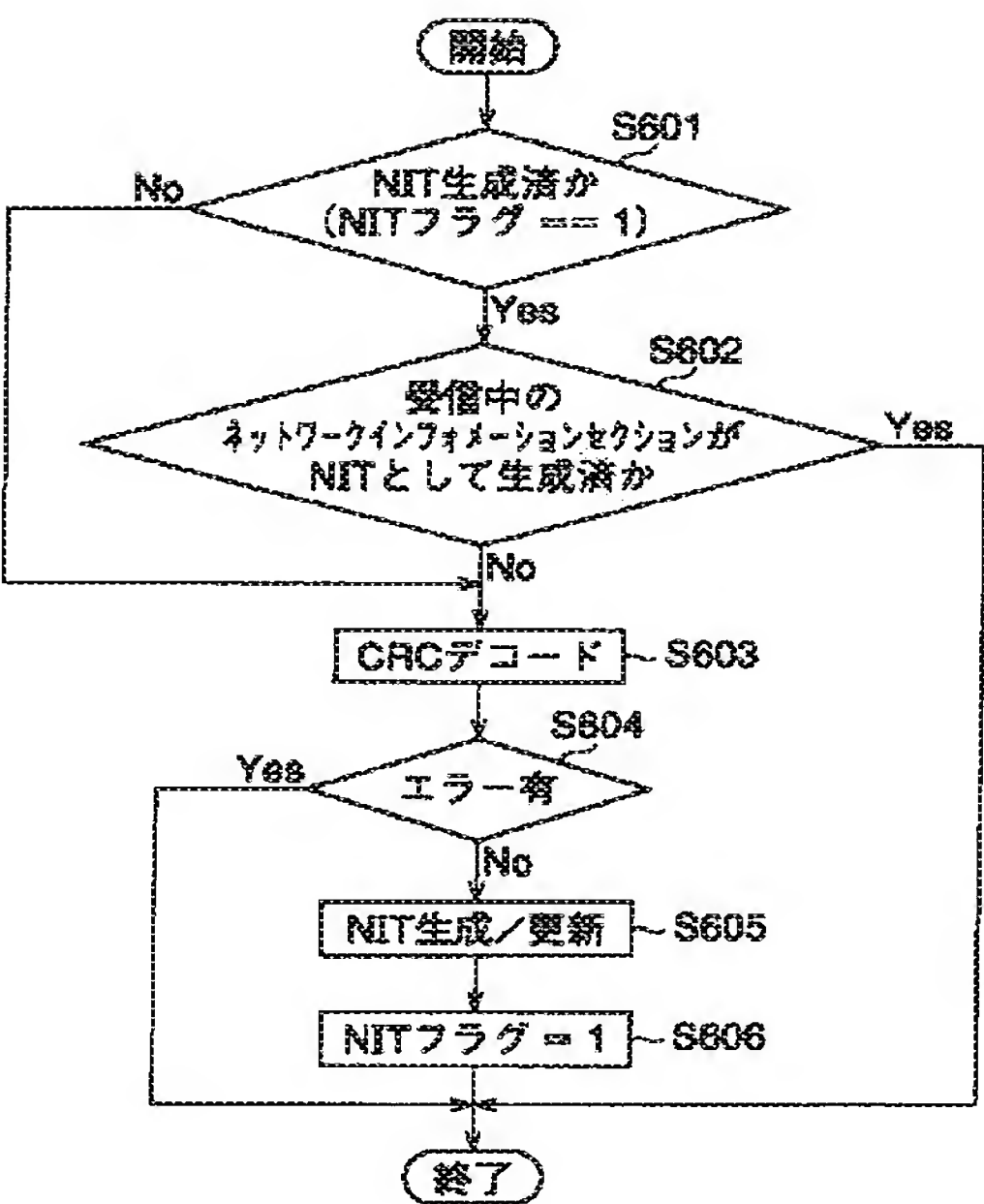


プログラムマップセクション構成

【図7】



【図8】



【図12】

PMT

プログラムNo = 2
versionNo = 4
current next indicator = 1
⋮
映像PID = 0x21
音声PID = 0x22

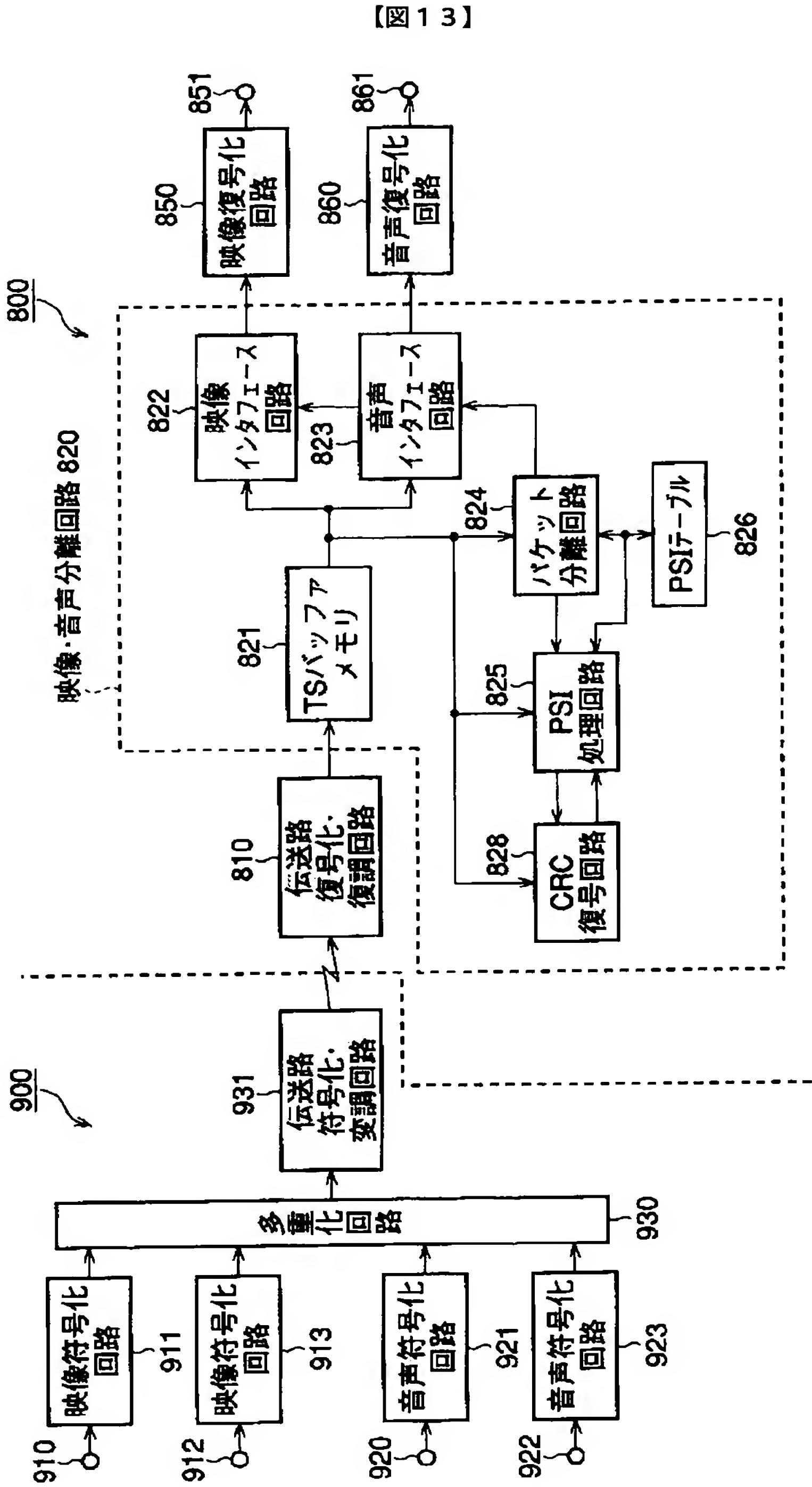
プログラムNo = 4
versionNo = 0
current next indicator = 1
⋮
映像PID = 0x41
音声PID = 0x42

【図10】

table_id	...	version_number	current_next_indicator	section_number	last_section_number	program_number	reserved	program_map_PID	program_number	...
0x0		4	1	0	0	2	7	0x20	4	

【図11】

table_id	...	version_number	current_next_indicator	section_number	last_section_number	program_number	reserved	program_map_PID	program_number	...
0x0		5	1	0	0	2	7	0x20	4	



PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-308612

(43)Date of publication of application : 05.11.1999

(51)Int.Cl. H04N 7/24
H04N 7/08
H04N 7/081

(21)Application number : 10-107546

(71)Applicant : CANON INC

(22)Date of filing : 17.04.1998

(72)Inventor : KATO MASATO

(54) DECODING METHOD, DECODER, INFORMATION PROCESSING SYSTEM AND STORAGE MEDIUM

(57)Abstract:

PROBLEM TO BE SOLVED: To conduct efficient decoding processings, without the provision of a CPU operated at a high speed and a buffer memory or the like needing a large capacity.

SOLUTION: A program information storage means 126 stores program information with an error check code included in a multiplex stream signal, resulting from multiplexing plural programs of at least video and audio coded streams. A comparison means 124 compares program information stored in the program information storage means 126 with program information included in the multiplexed stream signal being received. An error check means 128 checks the error based on the error check code added to the program information being received when the comparison result by the comparison means 124 indicates a change in the program information being received.

